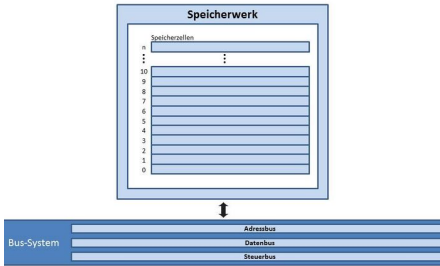


# Speicherwerk



Das **Speicherwerk** ist in eine endliche Anzahl gleichgroßer (aber verhältnismäßig kleiner) *Speicherzellen* unterteilt (**RAM**)

- Jede Zelle verfügt dabei über eine **eindeutige Adresse**.
- Es kann nur Informationen speichern bei eingeschaltetem Rechner.
- Speicherwerk kann den Wert einer **adressierten Speicherstelle** *auslesen* und zur Verfügung stellen oder andersherum

Ein **Steuerbus** ist ein Bus, bei dem die parallel übertragene Gruppe von Bits als Steuerinformation zu interpretieren ist.

Revision #8

Created 27 September 2022 15:57:57 by Merith Holtmann

Updated 27 September 2022 16:23:11 by Merith Holtmann